## Kapitel 04: Das erste Projekt Abschnitt 03: Das Programm flasher

Steckt der ATmegal6 schon in seiner Fassung auf dem STK500? Wenn nicht, dann ist es jetzt Zeit, ihn dort, so wie in Kap02 beschrieben einzustecken, alle Brücken in die richtige Position zu setzen und das RS232-Kabel vom PC an der (von der Steckerseite aus gesehen) rechten RS232-Buchse einzustöpseln. Das macht man natürlich alles bei ausgeschalteter Spannungsversorgung am STK500.

Mit dem Programm wollen wir die LED des STK500 über den PORTB ansteuern. Deshalb müssen die beiden 10-Pin-Pfostendoppelreihen "LEDS" mit der "PORTB" mit einem der mitgelieferten Flachbandkabel verbunden werden. Das Flachband darf dabei nicht verdrillt sein, d.h. die rote Ader muss bei beiden Pfostenreihen auf der Seite mit der Aufschrift "VTG" enden.

Also dann: Das STK500 mit dem Schiebeschalter einschalten. Jetzt muss gleich neben dem Einschalter die rote LED leuchten, sonst fehlt der Saft. Etwas weiter im Innern des STK500 ist eine großsflächigere LED. Sie muss nach dem Einschalten kurzzeitig rot, dann gelb, dann grün leuchten und einmal blinken. Noch weiter hinten, an demselben Rand wie die rote LED und direkt neben der Reihe mit den Steckbrücken muss eine grüne LED leuchten. Wenn das Leuchtmuster der LEDs irgendwie anders ist, dann die Spannung gleich wieder ausschalten – dann stimmt etwas nicht. In diesem Fall gilt es noch einmal alle Verbindungen und Steckbrücken anhand des STK500-Handbuches zu kontrollieren. Auch darauf achten, dass der ATmega richtig herum eingesteckt ist: Die Kerbe am Chipgehäuse muss zu den LED hin und von den RS232-Steckbuchsen weg zeigen! Wenn er andersherum steckt (kommt mir auch immer noch, immer wieder vor) – nicht verzweifeln: Normalerweise überlebt der Chip diese Tortur. Es schadet aber nichts, gleich nach dem Einschalten für ein Weilchen einen Finger auf den ATmega-Chip zu halten, um die Versorgungsspannung sofort abschalten zu können, falls er warm wird. In aller Regel, wenn er keine grossen Verbraucher treiben muss, bleibt der ATmega nämlich völlig kalt.

So, wenn alle LED in der richtigen Farbe und ohne zu blinken leuchten, dann sind wir jetzt bereit, die Unterhaltung zwischen AVRStudio, STK500 und dem ATmegal6 einzuleiten. Dazu muss man auf den Knopf in der zweiten Toolbar-Zeile klicken, auf dem auf einem stilisierten, schwarzen IC mit weisser Schrift "Con" steht (der Knopf befindet sich direkt unter dem Knopf mit dem Fernglas). Zum Vorschein kommt (STK500\_Connect\_V01.JFG):



Im linken Feld, mit der Überschrift "Platform", muss auf die Zeile mit "STK500" geklickt werden. Daneben, in dem Feld mit der Überschrift "Port" klickt man am Besten auf die Zeile "Auto", dann sucht sich das AVRStudio selber den Anschluss aus, über den das STK500 mit dem PC verbunden ist. Die Baudrate (in der Drop-down-box unter der Überschrift "Baud rate" habe ich nie anzufassen brauchen, die Einstellung lief immer automatisch. Dann können wir jetzt auf den Knopf "Connect" klicken.

Und das Ergebnis ist (STK500\_Config001\_V01.JPG):

AVR Studio - [Lehrgang16_Kap04_V01.asm]								
File Project Build Edit View Tools	Debug Window H	elp Nov. stores						- 8×
Trace Disabled		的溶液管	·루···································	I 'I 'I II II ● \● \\				
Project  * X   St Lehrgang16_Kap04_V01. St Lehrgang16_Kap04_V01.asm   St Lehrgang16_Kap04_V01.asm St Lehrgang16_K	PROGRAMM L getestet, " Ergebnisse m 1. Programm BESCHREIBUN S Hardware- include CSEG ORG \$0000 * INIT: MC-Hardwa Umgebungs Die LED0 LED0 mont	hirgang16 äuft t Lehrga funktion KS00 in ISP Main Prog Device an ATmgg1 Signature Programmi ISP mode	_Kap04_V01.asm 	Settings   HW Info   Auto Erase Device Read Signature Settings. ISP Frequency: 115.2 kHz				
Build		atting made a	ad device exempton OKI		<b>A</b>			• ×
AImega16 memory use summary [bytes] Segment Begin End Code [.cseg] 0x000000 0x00000e 14 [.dseg] 0x000060 0x000060 0 [.eseg] 0x000000 0x000000 0	: Data Used S 0 14 1638 0 0 102 0 0 51; ings	Antering progra Reading lockbi eaving progra 0.1% 0.0%	mming mode. OKI is . UKFOKI mming mode. OKI		Ŧ			E
•			III					•
				ATmega16	AVR Simulator	Auto	En 157, Col 1	CAP NUM OVR

In diesem Dialogfenster müssen wir uns erst noch durch ein paar Reiter durch klicken, bevor wir den ATmega programmeren ("flashen") können.

Los geht's mit dem Reiter "Main". In der Drop-down-box "Device and Signature Bytes" gilt es, den ATmegal6 auszwählen. In der Dropdown-box "Programming Mode and Target Settings" muss "ISP mode" ausgewählt werden. Den "PP/HVSP mode", den High-Voltage Programming mode braucht man eigentlich nur, wenn man versehentlich die Fuses oder LockBits falsch eingestellt hat. Dann bietet diese Programmierart die letzte Möglichkeit, den Chip vor dem Mülleimer zu retten. Als nächstes gilt es auf den Knopf "Settings" zu klicken (STK500\_ConfigSettings001\_V01.JPG):

ATm	lega16 ▼	Erase Device
Sign	ature not read	Read Signature
Progr	amming Mode and Target Settings	
ISF	Target Settings	<b>**</b>
	ISP Clock	
	ISP Freq: 115.2 kHz    Attainable:	Read
		Write
		Close
	Note: The ISP frequency must be less than 1	/4 of the target
	Hote, the lar nequency host be less than 1	gror the target

In dem Fenster, das sich öffnet, lässt sich die Frequenz einstellen, mit der das Programm in den Flashspeicher des ATmega übertragen wird. Dazu muss man die Drop-down-box neben "ISP-Freq:" betätigen. Ich wähle gern "115.2.kHz", weil der Vorgang so sehr zügig vonstatten geht und meist nicht das Grenzkriterium (siehe die "Note" darunter) verletzt, d.h. 1/4 des MC-Taktes nicht überschreitet (bei 8MHz wäre das 2MHz). Will man ganz sichergehen, dann kann man auch anfangs die "4.00 kHz" oder gar "1.21 kHz" wählen. Aber, spätestens, nachdem der MC-Takt mit den Fuses eingestellt ist, kann man getrost eine höhere übertragungsrate einstellen.

Die Einstellung muss jetzt dem STK500 mitgeteilt werden, also auf den Knopf "Write" klicken. Wenn daraufhin nichts passiert, dann hat's geklappt. Um die Einstellung zu kontrollieren, anschliessend nochmal schnell auf "Read" klicken und sehen, ob die Anzeige in der Drop-down-box "ISP Freg:" unverändert bleibt. Manchmal verstellt sich diese Einstellung nämlich von selber. Das ist die ärgerlichste Fehlfunktion, die mir bisher im AVRStudio 4.18 bisher vorgekommen ist. Aber jetzt ist es Zeit auf den "Close"-Knopf zu klicken; mit diesem Fenster sind wir fertig. Jetzt knöpfen wir uns das Heikelste vor: Das Fenster mit dem Reiter "LockBits". Locks sind eine Art Riegel, mit denen man Zugriffe auf den Programmspeicher des ATmega sperren kann. Man kann so verhindern, dass das Programm im MC überschrieben oder gelesen werden kann (STK500\_ConfigLockBits001\_V01.JPG).

Main	Program	Fuses	LockBits	Advanced	HW Settings	HW Info	Auto		
Fu	lse	1	/alue						
LB	1	Ň	o memory lo	ck features e	nabled				-
BL	.B0	N	o lock on S	PM and LPM	in Application S	Section			-
BL	.B1	N	lock on S	PM and LPM	in Boot Section	1			-
LC	СКВІТ	0	ĸFF						
V AL	uto read	s		To c	lear lockbits, us	e Erase De	evice on	Main tab	
Ve Ve	erify after pro	grammir	ng		Program	Verify		Read	
Intering	g programmi	ng mode	OK!						-

Bei Auslieferung sind die LockBits werkseitig in der "ungefährlichen" Stellung: "LB No memory lock features enabled" "BLBO No lock on SPM and LPM in Application Sektion" "BLB1 No lock on SPM and LPM in Boot Section"

Ist man sich unsicher, dann ist es meist eine gute Entscheidung, auf den Knopf "Read" zu klicken. Dann lädt das AVRStudio die aktuellen Einstellungen aus dem MC herauf.

Wenn man nicht gerade professionelle Anwendungen programmiert, bei denen Geheimhaltung und der Schutz der Urheberreche eine Rolle spielt, dann genügt es völlig die LockBits in der "ungefährlichen" Stellung zu belassen (oder sie in diese Stellung zu bringen).

Einzelheiten über die LockBits kann man im Datenblatt des ATmegal6 in Abschnitt 26.1 (Seite 264) nachlesen. Die LockBits können auch vom Assemblerprogramm verändert werden.

Dann gehen wir mal weiter zu dem Reiter "Fuses" (STK500 ConfigFuses001 V01.JPG).

Main	Program	Fuses	LockBits	Advanced	HW Settings	HW Info	Auto		
Fu	lse	١	/alue						
00	DEN	1	1						
JT	AGEN	Ē	1						
SF	PIEN		2						
EE	ESAVE		1						
BC	OOTSZ	E	oot Flash siz	ze=128 word	s start address=	\$1F80			-
BC	OTRST								
CH	OPT								
BC	DLEVEL	E	rown-out de	tection at VC	C=4.0 V				•
BC	DEN								
SL	JT_CKSEL	Ir	nt. RC Osc.	1 MHz; Start-	up time: 6 CK +	64 ms; defa	ault value	e	•
LC	VV	U	x21						
	uto read								
V A	mart warning	IS		_					
V A			na		Program	Verify		Read	
V A	erify after pro	grammi	.9						

Diese Einstellungen sind zwar nicht so heikel wie die der LockBits, aber mit den Einstellungen von SPIEN und SUT\_CKSEL sollte man sehr sorgfältig umgehen. Bei Auslieferung sind die Einstellungen

OCDEN	kein Häkchen (ausgeschaltet)"
JTAG	Häkchen (eingeschaltet)"
SPIEN	Häkchen (eingeschaltet)"
EESAVE	kein Häkchen (ausgeschaltet)"
BOOTSZ	Boot Flash size = 128 words start adress=\$1F80"
BOOTRST	kein Häkchen (ausgeschaltet)"
BODLEVEL"	Brown-out detection at VCC=4.0 V"
CKOPT	kein Häkchen (ausgeschaltet)"
BODEN	Häkchen (eingeschaltet)"
SUT_CKSEL	Int. RC Osc. 1 MHz; Start-up time: 6 CK+64 ms"

Die Bedeutung der einzelnen Fuses ist im Datenblatt in Abschnitt 26.2 (Seite 265) ausführlich beschrieben. Hier wird nur auf die grössten Fettnäpfchen eingegangen, in die man hier treten kann.

Das erste ist die Fuse "JTAGEN". Mit steuert man den Zugang zum MC für JTAG-Geräte. Sie ermöglichen die Fehlersuche im Programm (Debugging) direkt auf dem Chip (Details siehe Abschnitt 23 des Datenblattes, Seite 226ff). Dazu müssen sie über bestimmte Einund Ausgangskanäle mit dem ATmega "reden" können. Beim ATmegal6 sind dies die Kanäle

PC2 (TCK) an Bein 24 PC3 (TCK) an Bein 25 PC4 (TDO) an Bein 25 PC5 (TDI) an Bein 27 Diese Kanäle sind dadurch aber für alle anderen Funktionen blockiert, auch für das selbstgeschriebene Programm. Wenn man also die JTAG-Option nicht benutzt, sollte man die Fuse "JTAGEN" abschalten (kein Häkchen).

Und da wir schon einmal dabei sind: Auch, wenn man den ATmega mit dem STK500 oder einem anderen ISP-Programmierer flasht, müssen dazu bestimmte Ein- und Ausgangskanäle zur Verfügung stehen. Beim

ATmegal6 sind das die drei Kanäle PB5 (MOSI) an Bein 6 PB6 (MISO) an Bein 7

PB7 (SCK) an Bein 8

(I) (ECA) an Della General and Construct and Constr

Kritisch ist auch die Fuse "SPIEN". Damit kann man den SPI-Bus des ATmega desaktivieren. Über diesen Bus wird aber auch das Programm in den Chip übertragen. Wenn man also die Fuse "SPIEN" abschaltet (kein Häkchen), dann kann man den Chip nicht mehr programmieren. Mit dieser Fuse gilt es also sehr sorgfältig umzugehen.

Weniger kritisch, aber doch heimtückisch, kann die Fuse SUT\_CKSEL werden. Sie dient dazu, die Signalquelle für den ATmega einzustellen. Die möglichen Einstellungen findet man im Datenblatt in Abschnitt 8.4 (Seite 26ff). Wenn der ATmega schon auf einer Platine eingelötet und auf den internen Oszillator eingestellt ist, dann kann man mit dieser Fuse versehentlich auf einen externen Taktgeber umschalten. Und weil es den auf der Platine nicht gibt, fehlt dem MC danach der Takt, ohne den man ihn weder programmieren, noch das Programm abarbeiten kann. Der MC ist also so gut wie tot - die einizige mögliche Wiederbelegungsmassnahem ist, ihn auszulöten, in eine andere Platine mit einem externen Taktgeber passender Frequenz einzusetzen und die Fuse "SUT\_CKSEL" dort neu zu programmieren. Meist endet dieses Manöver aber mit einem kaputten MC und schlimmstenfalls, einer kaputten Platine. Vorsichtige Anwender spendieren ihren ATmegas deshalb auf der Platine lieber einen Quarz oder externen Oszillator. Die Fuse "EESAVE" kann keinen vergleichbaren Schaden anrichten, aber viel Zeit kosten. Ist sie nicht eingeschaltet (Häkchen), dann wird der Inhalt des EEPROM bei jedem Programmiervorgang gelöscht. Im EEPROM speichert man als Anwender gern Betriebsdaten, die für das Gerät charakteristisch sind, in dem der MC eingebaut ist. Das können z.B. Regelparameter, charakteristische Abmessungen oder Kalibrierdaten sein. Oft hat es viel Zeit und Mühe gekostet, diese Daten zu ermitteln. Wenn man dann vergisst, die Fuse "EESAVE" einzuschalten (sie werkseitig bei Auslieferung abgeschaltet), dann sind diese Daten nach jedem Update des Programms futsch. Man merkt das fast immer sofort, weil sich das Gerät komisch verhält. Aber meist glabubt man dann zuerst an einen Programmierfehler und sucht ihn eine frustrierende Ewigkeit lang, bis man schliesslich merkt, dass die fehlenden Betriebsdaten die Ursache sind. Wenn man also das EEPROM in seinem Programm verwendet, dann unbedingt die Fuse "EESAVE" einschalten!

Die drei Häkchen bei "Auto read", "Smart warnings" und "Verify after programming" sollten immer gesetzt sein.

Für unser erstes Testprogramm genügt es aber völlig, mit der Fuse "SUT\_CKSEL" die Taktquelle "Int. RC Osc. 8 MHz; Start-up time: CK +64 ms" einzustellen. Das Fenster sollte jetzt so aussehen (STK500\_ConfigFuses002\_V01.JPG):

Main	Program	Fuses	LockBits	Advanced	HW Settings	HW Info Auto	2
Fu	se	١	Value				
00	DEN	E	7				
JT.	AGEN	E					
SP	IEN		*				
EE	SAVE	•	•				
BO	OTSZ	E	Boot Flash s	ize=128 word	s start address=	\$1F80	-
BO	OTRST						
CK	OPT						
BO	DLEVEL	E	Brown-out d	etection at VC	C=4.0 V		-
BC	DEN						
30	IL_CROEL	I	IL. NO USC.	. O MITZ, JUBIC	up une. o c.t. +	04 1115	
HIC	GH	0	kD7				
LO	W	0	x24				
AL	ito read nart warning	S			Program	Verify	Read
interinc	programmi	ng mode	ng a OK!		riogram	Venity	neau

Und jetzt programmieren wir zum ersten Mal etwas in den ATmega: Die Fuse-Einstellungen. Dazu braucht man einfach nur auf den Knopf "Program" klicken.

Das Resultat wird im untersten Bereich des Fensters angezeigt. Wenn alles geklappt hat, steht da jetzt (STK500\_ConfigFuses003\_V01.JPG):

venty after programming	riogram	venity	neau
Entering programming mode OK! Writing fuses address 0 to 1., 0x24, 0xD7 Reading fuses address 0 to 1., 0x24, 0xD7 Fuse bits verification OK Leaving programming mode OK!	ok! Ok!		A III V

So. damit können wir daran gehen, unser erstes Programm in den MC zu wuchten. Dazu muss man auf den Reiter "Program" klicken. Es erscheint folgendes Fenster (STK500\_Program001\_V01.JPG):

	Program	Fuses	LockBits	Advance	d HW S	ettings	HW Info	Auto	1	
Dev	rice									
	Erase [	Device								
			-							
1	Erase de	evice bet	ore flash pr	ogramming	1	Verity	device a	tter prog	ramming	
Flas	h									
	🖱 Use Cur	rent Simi	ulator/Emul	ator FLAS	- Memory					
1	Input Hi	EX File	F							
	-									
	Prog	gram			/enty			Read		
FFF	ROM									
	Cur Use Cur	rent Simi	ilator/Emula	ator EEPB	OM Memor					
	Input Hi	FX File		100 100 10		0				
	S		100				_			
	_									
	Prog	gram		1	/erify			Read		
FLF	Prog	gram 9 File For	mat		/erify			Read		
ELF	Prog Production	gram n File For	mat		/erify			Read		
ELF	Prog Production ut ELF File:	gram n File For	mat		/erify			Read		
ELF Inpi Sav	Prog Production ut ELF File: ve From: 🔽	gram n File For ] FLASH	mat	OM V FU	/erify JSES 🔽 I	OCKBIT	S Fuses	Read	bits setting:	5
ELF Inpi Sav	Prog Production ut ELF File: ve From: V Proc	gram n File For ] FLASH gram	mat	DM V FL	/erify JSES <b>I</b> IS	OCKBIT	S Fuses must b	Read and lock e specifi	bits settings ed before	5
ELF Inpi Sav	Prog Production ut ELF File: ve From: V Prog	gram n File For ] FLASH gram	mat	DM V FL	/erify JSES <b>I</b> I Save	OCKBIT	S Fuses must b saving	Read and lock e specifi to ELF	bits settings ed before	5
ELF Inpi Sav	Prog Productior ut ELF File: ve From: V Prog	gram n File For ] FLASH gram	mat	OM V FU	/erify JSES <b>I</b> Save	OCKBIT	S Fuses must b saving	Read and lock e specifi to ELF	bits settings ed before	5
ELF Inpu Sav	Prog Production ut ELF File: ve From: V Prog	gram n File For ] FLASH gram	mat ✓ EEPR		/erffy JSES <b>I I</b> Save	OCKBIT	S Fuses must b saving	Read and lock e specifi to ELF	bits settings ed before	5

Von diesem Fenster aus können wir unser Programm, dass dank des Assemblers jetzt als ".hex"-Datei auf der Festplatte steht, in den Programmspeicher des ATmega übertragen. Seine Speicherzellen sind funktionieren nach dem "Flash" ("floating gate ")-Prinzip. Wie das im Einzelnen aussieht braucht uns nicht weiter interessieren. Aber es hat sich eingebürgert, beim ATmega den Programmspeichern auch als Flash Speicher zu bezeichnen und den Programmiervorgang als "flashen".

Unter der Überschrift "Device" findet sich hier zunächst ein Knopf "Erase Device". Den braucht man eigentlich nie, denn das Häkchen darunter links neben "Erase device before flash programming" sollte immer gesetzt sein. Dadurch löscht AVRStudio den Flash spleicher jedesmal, bevor es eine neues Programm einschreibt.

In den einschlägigen Foren gibt es öfters besorgte Fragen, ob man nicht vorsichtig sein müssen, well so ein Flashspeicher ja nur eine begrenzte Anzahl von Programmierzyklen vertrüge; im Datenblatt Abschnitt 7.2 (Seite 16) heisst es, der Flash Speicher vertrüge mindestens 10.0000 Lösch- und Programmierzyklen. Mir ist es noch nie passiert, dass ein ATmega aus diesem Grund seinen Dienst versagte; die wenigen, die mir wirklich kaputtgegangen sind, habe ich anders gemeuchelt. - Also: keine Sorge, der Flash Speicher verträgt allerhand.

Das Häkchen neben "Verify device after programming" sollte auch gesetzt sein. Es bewirkt, das AVRStudio nach dem Programmieren immer den Inhalt des Flash Speichers zurückliest und mit dem Inhalt der ".hex"-Datei vergleicht. Das ist sehr praktisch, weil man auf diese Weise sofort mitkriegt, sollte doch einmal eine Speicherzelle schlapp machen.

Darunter ist ein Kringel neben "Use Current Simulator/Emulator FLASH Memory", der nicht gesetzt ist. Sollte er auch nicht sein, denn er würde den Programmiervorgang nicht mit dem ATmega ausführen, sondern das Programm nur dem im AVRStudio eingebauten

denn er wurde den Programmlervorgang nicht mit dem ATmega ausführen, sondern das Programm nur dem im AVRStudio eingebauten Simulator übergeben. Wir wollen es aber tatsächlich auf dem Chip haben. Deshalb muss dieser Kringel leer bleiben und der darunter, neben "Input HEX File" muss gefüllt sein. In dem Feld direkt rechts davon muss nun der volle Name der ".hex"-Datei angegeben werden, das der Assemblierer erzeugt hat; und zwar mit dem kompletten Pfad. Gottseidank, es gibt den "..."-Knopf daneben, der es einem ermöglicht, den Dateipfad und -namen über den Datei-Explorer anzuklicken.

Unter dem Feld für den Dateinamen gibt es noch einmal drei Knöpfe: Auf dem ganz rechten steht "Read". Damit kann man den Inhalt des Flash Speichers aus einem ATmega in eine ".hex"-Datei auf der Festplatte hochladen. Auf diese Weise kann man auch fremde Programme einlesen und analysieren. Habe ich noch nie gemacht, ich mache meine Programme lieber selbst. Den Knopf in der Mitte, mit "Verify" drauf, braucht man, um den Inhalt des Flash Speichers eines ATmegas mit dem einer ".hex"-Datei zu vergleichen. Das ist sehr hilfreich, wenn man nicht mehr sicher ist, welche Programmversion man in den Chip geschrieben hat. Das kommt oft vor, wenn der Chip auf einer Platine sitzt, die man vor längerer Zeit einmal gelötet und programmiert hat. Der linke Knopf "Program" ist der auf den wir jetzt klicken. Was sonst noch in diesem Fenster zu sehen ist, brauchen wir jetzt nicht.

Wenn das Programm länger ist, dann kann man den Fortschritt beim Speichern und Rückvergleichen des Programms an einem grünen Balken verfolgen, der in der untersten Zeile des AVRStudio-Fensters zu sehen ist, direkt unter dem horizontalen Schieber und links von "ATmegal6". Aber bei unserem kleinen Programm geht das Ganze so schnell, dass man's gar nicht sehen kann.

Mehr Aktivitäten sieht man auf dem STK500: Solange das AVRStudio über den ISP-Anschluss auf den ATmega zugreift, leuchtet die grosse LED (die etwas links von der Mitte des Boards) rot statt grün, und die drei LED (LED5, LED6 und LED7) am rechten Ende des Boards leuchten gelb auf.

Das Fenster sieht danach so aus (STK500 Program002 V01.JPG):



Nach diesem Erfolg können wir das Fenster "STK500 in ISP mode with ATmegal6" aus-X-en und uns endlich einmal das Programm gründlicher ansehen.